# TEMPERATURE COMPENSATION CIRCUIT OF BIAS CIRCUIT FOR AVALANCHE PHOTODIODE

Patent number: JP2
Publication date: 199

JP2022873

Publication date:

1990-01-25

Inventor:

KONO TOSHIBUMI

Applicant:

NIPPON ELECTRIC CO

Classification:

- international:

**H04B10/04; H04B10/06; H04B10/14;** H01L31/10; **H04B10/04; H04B10/06; H04B10/14;** H01L31/10; (IPC1-7): H01L31/10; H04B9/00; H04B10/04

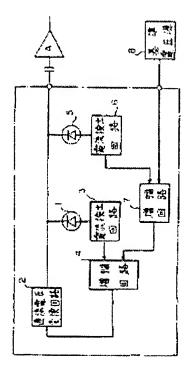
- european:

Application number: JP19880171758 19880712 Priority number(s): JP19880171758 19880712

Report a data error here

# Abstract of JP2022873

PURPOSE:To stabilize an electric current flowing to an avalanche photodiode against a change in an ambient temperature by executing a control operation in such a way that a total electric current flowing to a germanium avalanche photodiode is increased by a changed amount in a dark current. CONSTITUTION: When an ambient temperature of avalanche photodiodes 1 and 5 is raised and a dark current flowing to the avalanche photodiode 1 is increased, a signal current component is decreased by an increased amount of the dark current if a potential to be impressed on the other input terminal of an amplification circuit 4 is definite. Also a dark current flowing to the avalanche photodiode 5 is increased by a rise in temperature; its value is nearly equal to a magnitude of the dark current flowing to the diode 1. The dark current flowing to the diode 5 is converted into a voltage proportional to a current value by means of a current detection circuit 6, a voltage at the other input terminal of the amplification circuit 4 is increased by an increased amount of the dark current of the diode 5 by means of an amplification circuit 7. Thereby, a more electric current by the increased amount of the dark current can flow to the diode 1. That is to say, an electric current of an optical signal component can be made definite irrespective of a change in the ambient temperature.



Data supplied from the esp@cenet database - Worldwide

# ◎ 公 開 特 許 公 報 (A) 平2-22873

⑤Int. Cl. 5

識別記号

庁内整理番号

❸公開 平成2年(1990)1月25日

H 01 L 31/10 H 04 B 10/04

7733-5F H 01 L 31/10 8523-5K H 04 B 9/00 G

審査請求 未請求 請求項の数 1 (全4頁)

**図発明の名称** アパランシエホトダイオードのパイアス回路の温度補償回路

②特 顧 昭63-171758

②出 願 昭63(1988)7月12日

@発 明 者 河 野 俊 文 東京都港区芝 5 丁目33番 1 号 日本電気株式会社内

⑩出 願 人 日本電気株式会社 東京都港区芝5丁目33番1号

四代 理 人 弁理士 山川 政樹 外2名

#### 明細 音響

# 1. 発明の名称

アパランシェホトダイオードのパイプス回路の温 度補債回路

# 2. 特許請求の範囲

力端子を基準電圧源に接続しその出力端子が前記 第1の増幅回路の第2の入力端子に接続された第 2の増幅回路から構成されることを特徴とするア パランシェホトダイオードのパイアス回路の温度 補償回路。

# 3. 発明の詳細な説明

〔産業上の利用分野〕

本発明は光通信に係り、特にアパランシェホト ダイオードを受光素子とした光受信回路中のアパ ランシェホトダイオードのパイアス回路の温度補 信回路に関するものである。

#### 〔従来の技術〕

光デイジタル通信においては、受信した光信号をアパランシェホトダイオードなどで電気信号に 変換し、増幅回路で増幅した後、歳別回路で歳別 して信号を再生している。

そして、従来、識別回路への入力信号の振幅を 一定にするために、受信した信号の大きさに応じ て増幅回路の利得やアパランシェホトダイオード の増倍率を制御する方式が一般的であつた。 すなわち、増幅回路の出力振幅の変動を検出して負帰還をかけて増幅回路の利得およびアパランシェホトダイオードの増倍率を制御していた。

# [発明が解決しようとする課題]

上述したアパランシェホトダイオードに流れる 電流を検出して、その電流が一定になるように割

そして、上述の寸法において、温度変化によらず、ゲルマニウムーアバランシェホトダイオードに流れる信号成分の電流を一定にするには、ゲルマニウムーアバランシェホトダイオードに流れる全電流を暗電流の変化分だけ増加させるように制御を加えてやればよい。

# [課題を解決するための手段]

本発明のアパランシェホトダイオードのパイアス回路の温度補債回路は、光信号を受信するための第1のアパランシェホトダイオードに逆パイアス電圧を印加しかつ増倍率を可変とするための直流電圧変換回路と、上記電流を検出しての出力が上記で、上記電流では、1のでパランシェホトダイオードのパイアス路において、上記電流電圧変換回路によって逆パイアス電圧が印加されている第2のアパランシェホト

御する回路は、受光素子としてグルマニウムーア パランシェホトダイオードを使用した場合、以下 に述べるような不都合が生じる。

すなわち、光の長波長(波長1.0~1.3.μm)
用の受光素子として使われるゲルマニウムーアパランシェホトダイオードは、短波長(波長0.7μm~0.8μm)用の受光素子として使われるシリコンーアパランシェホトダイオードに比べて暗電流(光の強さに関係なく流れる電流で雑音源となる)が大きくしかも温度上昇に対し指数関係的に増加するという特徴がある。したがつてゲルマニウムーアパランシェホトダイオードに流れる全電流は、光信号が電流信号に変換された光信号成分の電流と上記暗電流の和で姿わされる。

したがつて、上述の方法でゲルマニウムーアバランシェホトダイオードに流れる電流を安定化した場合、温度上昇にともなつて暗電流が増加するため光信号成分の電流が小さくなるように制御がかかる。すなわち、温度が上昇すれば光信号成分の電流が減少するという課題があつた。

ダイオードと、この第2のアパランシェホトダイオードに流れる電流を検出する第2の電流検出回路と、この第2の電流検出回路の出力を第1の入力端子に接続し第2の入力端子を基準電圧源に接続しその出力端子が上記第1の増幅回路の第2の入力端子に接続された第2の増幅回路から構成されるものである。

# .〔作用〕

本発明においては、アパランシェホトダイオードに流れる電流を安定化する回路に暗電流増加分を補償する回路を追加することにより、周囲温度の変化に対してアパランシェホトダイオードに流れる電流を安定化する。

# 〔寒施例〕

以下、図面に基づき本発明の実施例を詳細に説明する。

第1 図は本発明の一実施例を示すブロック図で ある。

図において、1は光信号を受信するためのアパ ランシエホトダイオード、2 はこのアパランシエホ トダイオードに逆パイアス電圧を印加しかつ増倍 率を可変とするための直流電圧変換回路、3はア パランシェホトダイオード1に流れる電流を検出 する電流検出回路である。そして、この電流検出 回路3の出力は増幅回路4の一方の入力端子に接 続され、その増幅回路4の出力が直流電圧変換回 路2の入力端子に接続されている。

5 は直流電圧変換回路によつて逆バイアス電圧 が印加されているアパランシェホトダイオード、 6 はこのアパランシェホトダイオード 5 に流れる 電流を検出する電流検出回路、 7 はこの電流検出 回路 6 の出力を一方の入力端子に接続し他方の入 力端子を基準電圧源 8 に接続しその出力端子が増 幅回路 4 の他方の入力端子に接続された増幅回路 である。

つぎにとの第1図に示す実施例の動作を脱明する。

まず、アパランシェホトダイオード1は底流電 圧変換回路2により逆パイアス電圧がかけられて いる。そして、とのアパランシェホトダイオード

5の周囲温度が上昇した場合、アパランシェホト ダイオード1に流れる暗電流が増加する。このと き、もし、増幅回路4の他方の入力増子に印加す る電位が一定ならば、暗電流の増加分だけ信号電 流成分が減少することになる。一方、アパランシ エホトダイオード5に流れる電流も温度の上昇に より暗電流が増加し、その値はアパランシェホト ダイオード1に流れる暗電流の大きさに任ぼ等し い。そして、アパランシエホトダイオード5に流 れる暗電流は、電流検出回路6によつて、電流値 に比例した電圧に変換され増幅回路1によつて増 幅回路 4 の他方の入力端子電圧をアパランシェホ トダイオード5の暗電流の増加分だけ上昇させる。 とのことにより、アパランシエホトダイオード1 に、暗電流の増加分だけ電流を多く流すことがで きる。すなわち、周囲温度の変化にかかわらず、 光信号成分の電流を一定にすることができる。

第2図は本発明の実施例の具体的構成を示す回 路図である。

との第2図において第1図と同一符号のものは

1 に流れる電流の平均値は、電流検出回路 3 によって電流に比例した電圧に変換されて増幅回路 4 にの一方の入力増子に加えられ、この増幅回路 4 により、常に増幅回路 4 の他方の入力増子の電圧に待している。すなわち、光入力信号の増放に対し、アパランシェホトダイオード1 に加わる逆パイアス電圧を変化させて増倍率を変えるとによりアパランシェホトダイオード1 に流れる電流を一定にしている。

つぎに、アバランシエホトダイオード5は、光 信号が入力されない状態で、直流電圧変換回路2 により逆パイアス電圧がかけられている。すなわ ち、とのアパランシエホトダイオード5には、ア パランシエホトダイオード1に流れる暗電流と同 じ値の暗電流のみが流れている。との暗電流を電 流検出回路6で電流値に比例した電圧に変換し、 増幅回路7で増幅して増幅回路4の他方の入力端 子に供給する。

そして、アパランシェホトダイオード1 および

相当部分を示し、電流検出回路3は抵抗 R」とと の抵抗R」に並列接続されたコンデンサC」によ つて構成され、増幅回路 4 は演算増幅回路 AMP」 から構成され、また、電流検出回路6は抵抗Ra によつて構成され、増幅回路では演算増幅回路 AMPaと抵抗Ra,Raによつて構成されている。 そして、電流検出回路3の抵抗Ri,コンデンサ C」とアパランシエホトダイオード1との接続点 は増幅回路4の一方の入力端子(-端子)に接続 され、この増幅回路 4 の他方の入力端子(+端子) . には増幅回路1の出力端子が接続されている。ま た、電流検出回路 6 の抵抗 R : とアパランシェホ トダイオード5との接続点は増幅回路1の一方の 入力増子(+増子)に接続され、との増幅回路7 の他方の入力嫡子(一端子)は抵抗Rsを介して 出力端子に接続されるとともに抵抗R。を介して 基準電圧源 8 に接続されている。 .

つぎにとの第2図に示す実施例の動作を説明する。

増幅回路 Tの抵抗 R 。と R 。 は等しい値が通ば

れているので、この増幅回路での利得は2倍である。このため電流検出回路6の抵抗R1の値を電流検出回路3の抵抗R1の分にすれば、増幅回路4の他方の入力端子(+端子)には、抵抗R2の両端に発生する電圧と等しい電圧が現われる。官い換れば、アパランシェホトダイオード1に流れる電流が暗電流の増加分だけ多く流すことができる。

そして、アパランシェホトダイオード1に流れる電流のうち、光信号成分の電流値は基準電圧源 8における基準電圧を変えることで自由に設定することができる。

#### [発明の効果]

以上説明したように本発明は、アパランシェホトダイオードに流れる電流を安定化する回路に暗電流増加分を補償する回路を追加することにより、 問題温度の変化に対してアパランシェホトダイオードに流れる電流を安定化することができるという効果がある。

#### 4. 図面の簡単な説明

第1図は本発明の一実施例を示すプロック図、 第2図は本発明の実施例の具体的構成を示す回路 図である。

1・・・・アパランシェホトダイオード、2・・・・ 直流電圧変換回路、3・・・・電流検出回路、4・・・・増幅回路、5・・・・アパランシェホトダイオード、6・・・・電流検出回路、7・・・増幅回路、8・・・・基準電圧源。

传許出顧人 日本電気株式会社 代理人 山川 取樹(ほか2名)

